1. ***El campo límite de un descriptor de segmento expresa la cantidad de bits del segmento.***

Falso.

Limite: campo de 20 bits que expresa el tamaño del segmento. (Angulo, página 184).

1. ***Una dirección virtual está constituida por un campo selector de 14 bits, que identifica el número de disco, y un campo desplazamiento de 32 bits.***

Falso.

Consta de dos partes:

1.- Selector (14 bits): selecciona un determinado segmento del espacio virtual.

2.- Desplazamiento (32 bits): determina una posición del segmento.

1. ***La traducción de una dirección virtual se denomina dirección lineal y es llevada a cabo por la unidad de segmentación.***

Verdadero. (Angulo, página 180. Stallings, página 251).

1. ***El uso de páginas de 4MB reduce las necesidades de almacenamiento para la gestión de memoria en memorias principalmente grandes.***

Verdadero. (Stallings, página 254).

1. ***El 82C59A se configura como un árbitro de interrupciones externo.***

Falso.

“El 82C59A es un árbitro de interrupciones externo con el cuál se configura el microprocesador 80386”. (Stallings, página 191).

1. ***El procesador utiliza el vector como un puntero a la rutina de servicio asociada.***

Verdadero. (Stallings, página 191).

1. ***El paso final es recuperar los valores PSW y del contador de programa.***

Verdadero. (Stallings, página 190).

1. ***La consulta software o polling o sondeo es una técnica de identificación del dispositivo.***

Falso.

Es software o polling, pero no sondeo. (Stallings, página 190).

En la corrección del Final aparece como Falso, en la página 190 no dice nada de sondeo, pero buscando en internet sondeo es polling. No entiendo por qué es falso.

1. **Pila es una lista con acceso primero en entrar primero en salir.**

Falso***.***

Es una lista con acceso último en entrar – primero en salir (Stallings, página 371).

1. **Las referencias a posiciones de la pila son de acceso indirecto con registro.**

Verdadero. (Stallings, página 371).

1. **La pila crece desde direcciones más bajas hacia direcciones más altas, esto le confiere el atributo de dato creciente*.***

Falso.

La pila crece desde direcciones más altas hacia más bajas. (Stallings, página 355).

1. **El puntero de pila apunta a la base del segmento de pila.**

Falso.

Apunta a la cima del segmento de pila. (Stallings, página 371).

1. ***Un error al dividir por cero produce un desbordamiento de división.***

Verdadero. (Stallings, página 426).

1. ***Cada vector de interrupción tiene asignado un número que se usa para indexar el puntero de instrucción.***

Falso.

Cada tipo de interrupción tiene asignado un número, que se usa para indexar en la tabla de vectores de interrupción. (Stallings, página 425).

1. ***La interrupción hardware NMI no tiene asignado un vector de interrupción ya que se refiere a interrupciones no enmascarables.***

Falso.

Es atendida por el vector 2 de la tabla IDT. (Angulo, página 267 y cuadro de página 269)

1. ***Los contenidos del vector de interrupción se captan y se cargan en los registros CS y DS (Code segment y Data segment).***

Falso.

Los contenidos del vector de interrupción se captan y se cargan en los registros CS e IP o EIP. La ejecución continúa por la rutina de servicio de interrupción. (Stallings, página 427).

1. **El DMA requiere en módulo adicional en el bus del sistema*.***

Verdadero.

El DMA requiere un módulo adicional en el bus del sistema. (Stallings, página 195).

1. ***En una transferencia DMA la dirección de E/S en cuestión está indicada en el bus de datos.***

Falso.

Está indicada a través de las líneas de datos. (Stallings, página 195).

*En el resuelto dice que es Verdadero.*

1. **En una transferencia DMA la dirección de E/S en cuestión está indicada en el bus de direcciones.**

Falso.

Está indicada a través de las líneas de datos. (Stallings, página 195).

1. ***En una E/S Programada: El dispositivo de E/S debe dedicarse a la transferencia.***

***Ni idea, en el resuelto dice Falso.***

1. **Coma flotante: en sumas y resta es necesario asegurar que ambos operandos tengan el mismo exponente.**

Verdadero. (Stallings, página 293)

1. **Coma flotante: el número de bit de la mantisa original siempre es 1 y es necesario almacenarlo en el campo de la mantisa.**

Falso.

El primer bit de la mantisa original siempre es 1 y **no** necesita almacenarse en el campo de mantisa. (Stallings, página 289).

1. **Coma flotante: en precisión doble el exponente es sesgado y se suma 127 al exponente.**

Falso.

En Precisión simple se suma 127 al exponente original para almacenarlo en el campo de exponente. (Stallings, página 289).

1. **Coma flotante: en operaciones de coma flotante la base es decimal.**

Falso.

La base es 2. (Stallings, página 289).

1. ***Pentium II* Puede tratar tipo de datos de 8 (byte), 16 (palabra), 32 (doble palabra) y 64 (palabra cuádruple) bits de longitud.**

Verdadero. (Stallings, página 321).

1. ***Pentium II* Emplea el estilo *LITTLE-ENDIAN,* es decir que el bit menos significativo es almacenado en la posición más baja.**

Verdadero. (Stallings, página 321).

1. ***Pentium II* Puede tratar tipo de datos de 8, 16, 32 y 64 bytes de longitud.**

Falso.

“Los tipos de datos que puede tratar son de 8, 16, 32 y 64 bits de longitud”. (Stallings, página 321).

1. ***Pentium II* Emplea el estilo *LITTLE-ENDIAN,* es decir que el bit más significativo es almacenado en la posición más baja.**

Falso.

Little-Endian significa que el bit menos significativo es almacenado en la dirección más baja. (Stallings, página 321).

1. ***En una máquina con direccionamiento segmentado un registro de segmentos contiene la dirección de la base del segmento.***

¿?

1. ***Los registros de uso general no pueden ser usados por el programador.***

Falso.

Si pueden ser utilizados, Pentium dispone de 32 registros, 16 de ellos para uso del programador de aplicaciones los cuales se dividen en 4 grupos:

Registros de propósito general.

Registros Puntero de Instrucciones (EIP).

Registros de Estado o de Señalizadores (EFLAGS).

Registros de Segmentos.

(Angulo, página 157).

1. ***Los registros de control y estado son utilizados por el programador.***

Verdadero.

El programador de sistemas utiliza registros de control y registros de estado o EFLAGS. (Angulo, página 220).

1. ***Los registros de control y estado son utilizados por el programador para controlar el funcionamiento de la CPU.***

Verdadero. (Angulo, página 220)